# ACTA DE LA REUNIÓN DE COORDINACIÓN

GITT

1º - Q1

Fecha: 24 de septiembre de 2021

Hora: 11:00

Asistentes:

| Representante | Asignatura | Email | Comentarios |
|---|---|---|---|
| Alberto Casado Rodríguez | Física | acasado@us.es | |
| Ángel Rodríguez Castaño | Fundamentos de Computadores | castano@us.es | |
| Francisco José Fernández Jiménez | Fundamentos de Programación I | fjfj@us.es | |
| Estanislao Gamero | Matemáticas I | estanis@ma2.us.es | |
| Francisco Javier Ros Padilla | Matemáticas II | javieros@us.es | |

Después de recabar la información a los representantes de las diferentes asignaturas y tratar de resolver las posibles colisiones de actividades o, en su caso, minimizar el impacto de estas, se detalla la información disponible.

## Física

Respecto a la evaluación, se propone la realización de dos controles, que se realizarán el 15 de noviembre y, si dirección lo admite, el 17 de enero, en horario aún sin determinar, a todos los grupos de manera simultánea.

## Fundamentos de Computadores

En cuanto a los exámenes parciales, se realizarán en horario de mañana, pero en el CDC intentando que sea dentro del horario asignado a prácticas. La fecha propuesta para el primer parcial es el 23 de noviembre. El examen se realizará en el CDC en el horario asignado a prácticas, es decir, entre 10:30 y 14:30 con varias aulas en paralelo. En cuanto al segundo parcial la intención es realizarlo el 11 de enero, con el mismo horario y formato.

## Fundamentos de Programación I

Se realizarán dos controles, los días 18 de noviembre y 16 de diciembre, ambos en horario de tarde.

Las prácticas se programan en el horario asignado a la asignatura, por lo que no existe posibilidad de colisión con otras actividades.

## Matemáticas I

Propone la realización de un examen de prueba, o pre-final, el día 14 de enero.

## Matemáticas II

Propone la realización de un examen de prueba, o pre-final, el día 12 de enero.

# Anexos

Se adjunta calendario EXCEL recogiendo la ubicación de los diferentes controles.

| S | Fecha | Teoría (lunes) | Fecha | Teoría (jueves) | Prácticas (jueves y viernes) |
|---|---|---|---|---|---|
| **1** | 20-09 | Presentación de la asignatura. | 23-09 | T1: Introducción a la electrónica. Señales y sistemas. Funciones electrónicas. | |
| **2** | 27-09 | T2: Semiconductores. Unión pn. Característica I-V de la unión. Dinámica de la unión pn. Unión MS. | 30-09 | T2: El diodo. | P1 Introducción al programa de simulación de circuitos SPICE, .OP. |
| **3** | 04-10 | T2: Análisis de ctos con diodos. Tipos de diodos. Pbms de diodos. | 07-10 | T2: Pbms de diodos.<br>T3: Circuitos con diodos. Rectificadores. | P2 Introducción a la instrumentación de laboratorio I. Fuente de tensión y polímetro. |
| **4** | 11-10 | T3: El regulador con diodo Zéner. Rectificadores. Pbms de rectificadores. | 14-10 | T4: BJT. Estructura y comportamiento. | P3 Introducción al programa de simulación de circuitos SPICE, .TRAN, .DC. |
| **5** | 18-10 | T4: Modelos de Gran señal. Polarización del BJT. | 21-10 | T4: Pbms del BJT | P4 Redes RC y rectificadores. |
| **6** | 25-10 | T5: Ttor MOSFET. Modelos interruptor y simplif., Pbm 1 con ambos modelos. | 28-10 | T5: Modelo completo. Pbms del MOSFET. | P4 Redes RC y rectificadores. |
| **7** | 01-11 | Fiesta el lunes 01-11 | 04-11 | T5: Hojas de características. Ctos de polarización. Pbms del MOSFET. ~~Espejos de corriente.~~ | P5 Polarización del BJT |
| **8** | 08-11 | T5: Transistor JFET. Modelos de Gran Señal. Polarización del JFET. Pbms del JFET. | 11-11 | T6: Amplificación. Amplificadores en cascada. Pbms Amplificación. | P5 Polarización del BJT |
| **9** | 15-11 | T6: La impedancia Zc frente a la frecuencia. Respuesta en frecuencia de amplificadores. Filtros PB, PA…. | 18-11 | 1º control. (VIERNES 18 de NOVIEMBRE de 8:30 a 10:30) | |
| **10** | 22-11 | T7: Amp Diferencial. OPAMP. Montaje inv, no inv, integrador, diferenc. Comparadores. | 25-11 | T7: Ejercicios de OPAMS y comparador. | P6 OPAM en DC y AC |
| **11** | 29-11 | T8: Análisis de pequeña señal. Introducción. MPS del diodo. Ejemplo pbm DC+AC del diodo. | 02-12 | T8: Modelo Hibrido del BJT. Problema fundamental de amplificadores con BJT. | P6 OPAM en DC y AC |
| **12** | 06-12 | Fiesta el lunes 06-12 | 09-12 | T8: Modelo en Pi. Problema con capacidades a diferentes frecuencias. | P7 Práctica evaluada por EV |
| | | | *10-12 | T8: MPS del JFET y MOSFET. Ejemplos. | |
| **13** | 13-12 | 2º control. LUNES 13 de DIC. de 8:30 a 10:30) | 16-12 | T9: Puertas lógicas. Pblms | |
| **14** | 20-12 | T9: Lógica TTL y CMOS | | | |
| **15** | 10-01 | T10: Introducción a las comunicaciones | 13-01 | 3º control y encuestas JUEVES 13 de ENERO de 9:00 a 10:20) | |

* 10-12 Horario de lunes

Prácticas telemáticas, grupos de 15 alumnos, 1 práctica 5 grupos en 1 semana Prácticas en laboratorio, grupos de 8 alumnos, 1 práctica 10 grupos en 2 semanas

# CALENDARIO DE PRÁCTICAS

Localización: Edificio de laboratorios L2, planta 1ª.

Grupos de prácticas:

| Nº grupo | Día y hora | Laboratorio | Profesor |
|---|---|---|---|
| Grupo 1 | Jueves 17:00-19:00 | Lab. 4 | M/C |
| Grupo 2 | Jueves 19:00-21:00 | Lab. 4 | V |
| Grupo 3 | Viernes 8:30-10:30 * | Lab. 4 | J |
| Grupo 4 | Viernes 10:30-12:30 | Lab. 4 | P |
| Grupo 5 | Viernes 12:30-14:30 | Lab. 4 | M |

*** La clase del 5 de noviembre se impartirá el jueves 11 de noviembre de 15:00 h a 17:00 h**

Distribución temporal de prácticas:

| Fecha | Práctica |
|---|---|
| 30/09-01/10 | P1 Introducción al programa de simulación de circuitos SPICE. Simulación en modo OP. |
| 07-08/10 | P2 Introducción a la instrumentación de laboratorio I. Fuente de tensión y polímetro. |
| 14-15/10 | P3 Introducción al programa de simulación de circuitos SPICE. Simulación en modo TRAN y DC. |
| 21-22/10 | P4 Redes RC y rectificadores |
| 28-29/10 | P4 Redes RC y rectificadores |
| 04-05/11 | P5 Polarización del BJT |
| 11-12/11 | P5 Polarización del BJT |
| 18-19/11 | |
| 25-26/11 | P6 OPAM en DC y AC |
| 02-03/12 | P6 OPAM en DC y AC |
| 09-10/12 | P7 Práctica evaluada por EV |
| 16-17/12 | |
| 13-14/01 | |
| | |

Prácticas telemáticas, grupos de 15 alumnos, 1 práctica 5 grupos en 1 semana

Prácticas en laboratorio, grupos de 8 alumnos, 1 práctica 10 grupos en 2 semanas

# ACTA DE LA REUNIÓN DE COORDINACIÓN

GITT

2º - Q1

Fecha: 24 de septiembre de 2021

Hora: 11:30

Asistentes:

| Coordinador | Asignatura | Email | Comentarios |
|---|---|---|---|
| Heliodoro González García | Ampliación de física | helio@us.es | |
| David Muñoz de la Peña Sequedo | Control automático | dmunoz@us.es | Asiste en su lugar Francisco Salas Gómez, salas@us.es |
| Rubén Martín Clemente | Señales y Sistemas | ruben@us.es | |
| Jorge Jesús Chávez Orzaez | Electrónica básica | chavez@us.es | Asiste en su lugar Bernardo Palomo, bpv@us.es |
| Antonio José Estepa Alonso | Fundamentos de Internet | aestepa@us.es | |

Después de recabar la información a los representantes de las diferentes asignaturas y tratar de resolver las posibles colisiones de actividades o, en su caso, minimizar el impacto de estas, se detalla la información disponible.

## Ampliación de física

Prevé la realización de un único parcial, el 10 de enero, en horario de tarde a partir de las 17:30, para evitar colisiones con las prácticas de Control Automático.

El detalle de las prácticas se encuentra en el fichero EXCEL adjunto.

## Control automático

No se prevé la realización de parciales.

Las prácticas son fuera del horario de clase. Este año los grupos asignados a las prácticas son fijos, al realizarse un proyecto que, para cada grupo, dirige un único profesor.

El detalle de las prácticas se encuentra en el fichero EXCEL adjunto. A fin de que se pueda realizar sin problemas el control de Ampliación de Física, el grupo originalmente alojado el lunes 10 de enero, a las 18:00, se va a desplazar a otro día, sin que aún se hay consensuado cuando.

## Electrónica básica

No se realizarán controles en clase.

## Señales y Sistemas

Las sesiones de prácticas están recogidas en la hoja EXCEL adjunta.

Se realizará un parcial el día 12 de enero, en horario de clase (10:40-12:20 G1 y 8:50-10:20 G2)

## Fundamentos de Internet

Se realizará todo en el horario de clase. Hay un parcialito el día 18 de noviembre de 2020, también en horario de clase. El día 14 de enero hay un examen de prácticas, en horario de clase.

# Anexos

Se adjunta un fichero EXCEL con detalles sobre los controles y las prácticas.

# ACTA DE LA REUNIÓN DE COORDINACIÓN

GITT

3º - Q1

Fecha: 24 de septiembre de 2021

Hora: 12:00

Asistentes:

| Coordinador | Asignatura | Email | Comentarios |
|---|---|---|---|
| Francisco Javier Payán Somet | Comunicaciones digitales (T) | jpayan@us.es | |
| Juan Manuel Carrasco Solís | Electrónica de potencia (T) | jmcarrasco@us.es | |
| Antonio Luque Estepa | Electrónica digital (T) | antonioluque@us.es | |
| Eva María Arias de Reyna Domínguez | Medios de transmisión (E) | earias@us.es | |
| Santiago Díaz Madrigal | Métodos matemáticos (T) | madrigal@us.es | |
| María Teresa Ariza Gómez | Sistemas operativos (E) | matere@us.es | |
| Carmen Serrano Gotarredona | Tratamiento Digital de Señales Multimedia (E) | cserrano@us.es | |
| Rafael María Estepa Alonso | Redes multiservicio (T) | rafaestepa@us.es | |
| Vicente Baena Lecuyer | Circuitos de comunicaciones (E) | v_baena@us.es | |

Después de dar voz a los representantes de las diferentes asignaturas a fin de tratar de resolver las posibles colisiones de actividades o, en su caso, minimizar el impacto de estas, se detallan los acuerdos alcanzados.

## Comunicaciones digitales

Prevé la realización de un único parcial, el 22 de noviembre.

Respecto a las prácticas, éstas se organizan en diferentes grupos. Los alumnos tienen libertad a la hora de elegir el grupo en el que se  inscriben, por lo que es poco probable la existencia de conflictos con otras asignaturas.

## Electrónica de potencia

Está prevista la realización de una serie de controles, los viernes, de 8:30 a 10:30, con seguimiento continuado de la asignatura. Las fechas previstas son:

8/octubre/2021

29/octubre/2021

19/noviembre/2021

3/diciembre/2021

22/diciembre/2021

14/enero/2022

Respecto a las prácticas, se organizan en diferentes grupos. Dado que los alumnos pueden elegir la sesión a la que acuden, ven poco probable la posible colisión con otras asignaturas.

## Electrónica digital

Está prevista la realización de dos controles parciales, el primero los días 18 y 19 de noviembre, y el segundo el 14 de enero.

Respecto a las prácticas, se organizan en varios grupos. Dado que los alumnos pueden elegir la sesión a la que acuden, parece poco probable la posible colisión con otras asignaturas.

## Medios de transmisión

Está prevista la realización de dos controles parciales, los días 1 de diciembre y 13 de enero, ambos en horario de clase.

Del mismo modo, las prácticas se realizan también durante el horario de clases asignado, por lo que no existe la posibilidad de colisiones con otras asignaturas.

## Métodos matemáticos

Únicamente está prevista la realización de un control el día 10 de enero.

## Sistemas operativos

Está prevista la realización de dos controles parciales, los días 24 de noviembre y 22 de diciembre, ambos en horario de clase.

## Tratamiento Digital de Señales Multimedia

Está prevista la realización de dos controles parciales, los días 17 de noviembre y 13 de enero, en horarios aún por determinar.

Respecto a las prácticas, están previstas en las semanas del 18 de octubre, 8 de noviembre y 11 de enero.

## Circuitos de comunicaciones

Este año, por motivos de colisiones de docencia del titular de la asignatura, las prácticas de ésta pueden interferir con la docencia de otras asignaturas. Para intentar evitarlo, se propone en primer

lugar ubicar esas prácticas en horario coincidente con las prácticas de la asignatura de Sistemas Operativos.

Se prevé la realización de controles los días 28 de octubre y 13 de enero.